

## REQUISITOS PARA PRESENTAR EVALUACIÓN DE TT-I

Cada equipo de Trabajo Terminal deberá entregar a cada integrante de su jurado evaluador (sinodales y directores), así como a su profesor de seguimiento de la Unidad de Aprendizaje de TT-I el **Reporte Técnico\*** en CD, impreso, correo electrónico, etc. (según lo solicite el evaluador). Entregar en la CATT el **acuse de recibo firmado por el jurado evaluador, el 5 DÍAS PREVIOS A LA PRESENTACION DEL TRABAJO TERMINAL**, de 9:00 a 14:00 horas y de 16:00 a 20:00 horas **(RECUERDA QUE NO HABRÁ PRÓRROGA)**.

**El equipo que no entregue su documentación en este periodo, no podrá presentar la evaluación de Trabajo Terminal.**

### PERIODO DE PRESENTACIONES DEL 2 DE MAYO AL 9 DE JUNIO DE 2017

El día de la presentación de TT, cada equipo deberá entregar al moderador del jurado un disco que incluya: Presentación, video explicativo de toda la funcionalidad del sistema (en formatos: AVI, MP4, MOV o MPEG) y **REPORTE TÉCNICO FINAL**.

### REPORTE TÉCNICO FINAL DE TT-I

El contenido del reporte deberá ser elaborado, en fuente Times New Roman, de 12 puntos el tamaño de la fuente y contener como mínimo la siguiente información en forma capitular:

#### 1.- HOJA DE PRESENTACIÓN. \*

- TÍTULO DEL TRABAJO.
- NO. DE REGISTRO
- RESUMEN DEL TRABAJO
- PALABRAS CLAVE.
- NOMBRE DE LOS PARTICIPANTES
- NOMBRE Y FIRMA DEL (LOS) DIRECTOR (ES).

#### 2.- ÍNDICE GENERAL.

#### 3.- ANTECEDENTES (MARCO TEÓRICO O CONCEPTUAL).

#### 4.- DISEÑO DE ACUERDO A LA METODOLOGÍA ELEGIDA

##### a. DISEÑO DE SISTEMAS COMPUTACIONALES CON ORIENTACIÓN AL SOFTWARE

- i. Análisis y diseño detallado de acuerdo con la metodología utilizada.

##### b. DISEÑO DE SISTEMAS COMPUTACIONALES CON ORIENTACIÓN AL HARDWARE

- i. Diseño detallado de la arquitectura del hardware.
- ii. Diseño detallado (estructuras de hardware), diagrama de bloques funcionales, diseño de circuitos electrónicos.

##### c. DISEÑO DE SISTEMAS COMPUTACIONALES HÍBRIDOS

- i. Análisis y diseño detallado de acuerdo con la metodología utilizada.

- ii. Diseño detallado (estructuras de hardware y software), diagrama de bloques funcionales, diseño de circuitos electrónicos.

#### 5.- AVANCES REALIZADOS Y FASES DE PRUEBA (DESCRIBIR PROGRAMAS, CIRCUITOS, PROTOTIPOS, ETC.)

**\*Formatos Disponibles en página de CATT:  
[www.escom.ipn.mx/titulacion/catt.php](http://www.escom.ipn.mx/titulacion/catt.php)**